



『フェアライト プロダクトセミナー』の御案内

拝啓 時下益々ご繁栄のこととお慶び申し上げます。また、平素は格別のお引き立てを賜り厚く御礼申し上げます。

さて、この度 AES 東京コンベンション 2007 出展に伴い、下記の日程にて「フェアライト プロダクトセミナー」を開催する運びとなりました。次世代 FPGA (Field Programmable Gate Array)テクノロジーを使用したメディアプロセッシングエンジンの利点を DSP エンジンと比較しながらご紹介いたします。

是非この機会を御利用頂き、今後の御検討の材料にして頂けましたら幸いです。

御多忙のところ誠に恐縮ではございますが、何卒万障お繰り合わせの上、御来場賜りたく御案内申し上げます。皆様の参加を心よりお待ちしております。

敬具

2007 年 7 月

株式会社フェアライトジャパン

記

- 開催日 2007 年 7 月 21 日 (土)
- 開催時間 午前 10 時 45 分～11 時 45 分 (1 時間)
- 会場 科学技術館 8 号館
- タイトル FPGA テクノロジーと DREAM II
- プレゼンター Fairlight R&D ディレクター Tino Fibaek (ティノ・フィベック)
- 概要 次世代 FPGA (Field Programmable Gate Array)テクノロジーを使用したメディアプロセッシングエンジンの利点を DSP エンジンと比較しながらご紹介いたします。

「フェアライト プロダクトセミナー」申込書

御社名	
部署名	
TEL	
御名前	

FAX 03-5432-4533

TEL 03-5432-4151/0120-213-643

恐れ入りますが会場準備の都合上、本状を FAX にて御返信くださるよう御願い申し上げます。
又、先着順のお申込み受付となっております。会場の都合で万一お席が確保できない可能性もございます。
なるべく、お早めにお申し込みください。

株式会社フェアライトジャパン
〒154-0001 東京都世田谷区池尻 3-3-11
Phone: 03-5432-4151/0120-213-643 Fax: 03-5432-4533
www.fairlight.co.jp